COMPUTER SYSTEM.ITS SUSPENDING METHOD AND ITS RESUMING METHOD

Publication number: JP8297530 (A)

Publication date: 1996-11-12

RI AKIHIRO: CHIYOU AKIMASA: BOKU ROHEI

Inventor(s): Applicant(a): SAM SUNG ELECTRONIC

Classification:

G06F1/32; B62D27/06; G06F1/00; G06F1/30; G06F1/32; B62D27/00; G06F1/00; G06F1/30; (IPC1-7): G06F1/32; - International:

G08F 1/00: G08F 1/30

- European:

Application number: JP19960097558 19960327

Priority number(s): KR1995000676919950326

Abstract of JP 8297530 (A)

PROBLEM TO BE SOLVED: To provide a computer system with a further fexible hibernation mode and a method for controlling it. SOLUTION: This system is composed of a host part 1, power source parts for data backup, power supplying part 4, auxiliary storage device 5, and memory 6. When a batter driving signal is outputted from the power source parts of the power source are 200 power source as 70 power source 3 for data backup due to power source 3 for each growth part 4. an interrupting signel according to a program, the host part 1 backups present data to the auxiliary storage device 5 eccording to the interruption signal, and outputs e power source auxiliarly software device a decoration to the interruption signal, and obligate a power source interruption instruction word, and they owner source managing part 2 interrupts be power supply of this system by outputing a main power source interruption signal according to the power source interruption instruction word, or interrupts the power supply from the system by outputing a battery power source interruption signal. When a wake-up signal is inputited in the power supply interrupts native. He power supply is greatly and a wake-up signal is inputited in the power supply interrupts native. He power supply is sessued by outputing a power supply signal. When the power failure state is reliased, continued to the power supply is a resumed, the host part restores a disabloring environment, discriminate the wake-up power, and exacutes an oppeation. eccording to it.

Dete supplied from the esp@cenet detabase - Worldwide



KR100245501 (B1)



(19)日本国特許庁 (JP)

(57)【要約】

(12) 公開特許公報(A)

(11)特許出職公開番号

特開平8-297530 (43)公開日 平成8年(1996)11月12日

(51) Int.CL*		微別配号	庁内養理番号	FΙ			技術表示箇所
G06F	1/32			G06F	1/00	332E	
	1/30					370D	
						0 4 4 57	

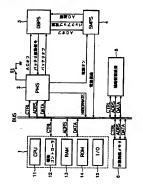
審査請求 未請求 請求項の数16 FD (全 13 頁)

特職平8-97558	(71)出職人	390019839
		三星電子株式会社
平成8年(1996)3月27日		大韓民国京徽道水原市八達区梅羅河416
	(72) 登開者	
D05-6760	(10)31311	大義民団京後潜軍権市山本綱(番地なし)
		クックドンペックドゥーアパート969棟
等国 (KR)		1303号
	(72)発明者	
		大韓民国京畿道勧善区勧善洞1192-2番地
		ドゥサンーアパート103棟1102号
	(72)発明者	朴 魯柄
		大韓民国ソウル特別市瑞草区瑞草洞1841-
		10番地 サムソンソチョーヴィラ201号
	(74)代與人	
		平成8年(1996) 3月27日 (72)発明者 (72)発明者 1896年3月28日

(54) 【発明の名称】 コンピュータシステム、そのサスペンド方法およびそのレジューム方法

【課題】 より柔軟性に富んだハイバネーションモード を備えたコンピュータシステムおよびその制御方法を提 供する. 【解決手段】 ホスト部1と電源管理部2とデータバッ クアップ用電源部3と電源供給部4と補助記憶装置5と メモリ6から成る。電源管理部は停電でデータバックア ップ用電源部からバッテリ駆動信号が出力される場合。 プログラムに応じた割り込み信号を出力し;ホスト部は 割り込み信号に従って現在のデータを補助配憶装置にバ ックアップし電源遮断命令語を出力し;電源管理部は電 源遮断命令語により主電源遮断信号を出力してシステム の電源供給を遮断させるか、バッテリ電源遮断信号を出 力しシステムからの電源供給を中断し;電源供給遮断状 態でウェークアップ信号が入力されると電源供給信号を 出力し電源供給を再開するか、停電状態が解除され電源 供給が再開されるとホスト部がデータ/作業環境を復旧 させウェークアップ源を判別しそれに応じた動作を行 ð.

(條正有)



【特許請求の範囲】

【請求項1】 ホスト部と 雪瀬管理部と データバッ クアップ用電源部と、電源供給部と、補助記憶装置と、 メモリとを備えたコンピュータシステムにおいて:前記 電源管理部は、一定時間にわたり周辺装置において事象 が発生しない場合や、停電によって前記データバックア ップ用電源部からバッテリ駆動信号が出力される場合 や、スケジューリングによって設定された特定プログラ ムの実行に応じた命令語が入力される場合に、割り込み 信号を出力し:前記ホスト部は、前記割り込み信号に従 って現在の作業環境及びデータを前記補助記憶装置にバ ックアップした後、電源遮断命令舗を出力し;前記電源 管理部は、前記電源遮断命令語に従って、主電源遮断信 号を出力してシステムの電源供給を遮断させるか、バッ テリ電源連断信号を出力してバッテリ電源供給を連断さ せて、システムからの電源供給を中断し:前記電源供給 遮断状態でウェークアップ信号が入力されると、前紀電 源管理部が電源供給信号を出力して電源供給を再開させ るか、停電状態が解除されて電源供給が再開されると、 前記ホスト部がバックアップされたデータ及び作業環境 を復旧させた後、前記ウェークアップ信号を出力したウ ェークアップ源を判別し、ウェークアップ源に応じた動 作を行うことを特徴とする、コンピュータシステム。

【請求項2】 さらに、使用者が、都合により任意の時間に、システムの電源供給を運動して現在作業中のデータをバックアップをせることが可能な機能を選択するスイッチを備え、前記スイッチが作動されると、前記電源管理部が割り込み保与を出力してシステムへの電源供給が運動されることを特徴とする、請求項1に記載のコンピューダシステム。

【韓東項3】 新記電源管理部は:システムの電源供給 が遮断されて、現在作業中のデータがバックアップされ た状態で、ウェークアップ端から信号入力および所定動 作の操作に対応する信号が出力されると、システムをウェ ークアップはをもウェークアップ信券を出力をウェ ークアップ派インタフェース部と:一世時間にかたり周 辺装置において事態が発生しない場合や、存電発生によ るバッテリ駆動信号が入力された場合や、ステンエーリ ングに応じた命令部が入力された場合や、新記スイッチ が作動された場合で、新記スイッチ

前記ホスト都から電源遮断命令語が入力されると、該当 するメイン電源遮断信号またはバッテリ遮断信号を出力 してシステムの電源供給を遮断させ、

前記システムの電源供給運筋状態で、ウェークアップ信号が入力される場合や、再だメイッナが作動される場合 を、予め起促した原定時間が経過した場合に、電源供給 信号を出力してもう一度システムの電源供給を再開させ るコントローラと: 前記コントローラと前記電源供給部 と前記ホストとの間の制御信号およびデータ伝送を行う インタフェースと: からなることを特徴とする、 譲収項 1に記載のコンピュータシステム。

【韓東項5】 前記コントローラは、前配ウェークアッ ブ調インタフェース都からウェークアップ信号が出力さ れると、内部レジスタに設定されたマスキングピットと 比較年順して、ウェークアップ信号が計可(イネープ い)の場合に電源取削信号が出力信号を出力して、禁止 (ディスエーブル)の場合にロークアップ信号を無視 することを特徴とする韓東項3配載のコンピュータシス テム。

【韓東市6】 物記ホスト部は: 前記電源等階級から割 別込み信号が出力されると、前記メモリに格納された電 源氏株温斯モードが設定された場合にはデータおよび作業環 境をバックアップして、電源供給温斯モードが設定され ない場合にはデータバックアップ用電源部にバッチリ電 源道部温斯信号を出力して電源オフ状態になるように構 成されていることを特徴とする、前次項1に記載のコン ビュータシステム

【精束項7】 解記ホスト部は:システム電源供給運断 状態で再び電源が供給されると、前記メモリに指納され た電源供給運断セットアップフラグをチェックして、シ ステム電源供給運所モードが形定されていない場合には 運常のブートが開発を行い、システム電源供給運作と が設定された場合にはデークおよび作業環境を復旧する ように構成されていることを特徴とする、請求項1に記 数のコンピューシステム。

【韓東項名】 新元ホスト部は:システムへの電源供給 が運動されて現在作業中のデータがバックアップされた 状態で再び電源が保給され作業環境およびデークを復旧 させた後、ウェークアップ信号を出力したウェークアッ ブ運が新記スイッチの場合にはステムの電源供給が虚 断されて作業中のデータガバックアップされた状態以前 に実行された動作を再断することを特徴とする。請求項 1記載のコンピュークシステム。

【請求項9】 前記ホスト部は:システムへの電源供給 が遮断されて現在作業中のデータがバックアップされた 状態で再び電源が供給され作業環境およびデータを復旧 させた後、ウェークアップ信号を出力したウェークアッ ア源がファックスまたはモデムのリング信号伝送に対応 する動作を行った後、再びシステムの電源供給を遮断し て作業中のデータを格納することを特徴とする、請求項 1に記載のコンピュータシステム。

【韓東東10】 前記ホスト部は:システムへの電源快 林が運動されて現在作業中のデータがバックアップされ た状態で再び電源が供給され作業環境もよびデータを復 旧させた後、ウェークアップ信号を出力したウェークア ップ調がスクジューリングされたプログラムを行うため に設定された時間経過によるものである場合には、予約 されたプログラムを実行することを特徴とする。請求項 に計算的コンピュータンステム。

【請求項11】 前記電源管理部は、一つの集積回路から構成されることを特徴とする、請求項3に記載のコン ビュータシステム。

【韓東項12】 ・ホスト都と、電源管理能と、海界性メ モリを備えたコンピュータシステムにおいて、使用者が 予設定された時間に予約されたプログラムを実行するに あたり: 前記市スト部は、前記電源管理部のタイマに予 がされた時間を起して、実行されるプログラムの 砂された時間を起して、実行されるプログラムの 管理部に電源は給金や話を出力し、一部記電源管理部は、 電源失検盗師信号を出力してコンピュータシステムの電 源供検盗師信号を出力してコンピュータシステムの電 源供検盗師であとともに、それ以後に電源供検が再開 される際に、前型とイセに干めてい時間に電源供検が再 行ると感に、対象とイセに干めてい時間に電源供検が は、前径即発性メモリに前波されたフラグをチェックし で前記フラグに発定されて下がコクラムを実行するよ うに構定されていることを特徴とする、コンピュータシ ステム、

【請求項13】 システムの動作中に突然の停雪や使用 者の誤りによって電源供給の遮断が生じた場合や、一定 時間にわたり周辺装置から事象が発生しない場合や、ス ケジューリングによって設定された命令語が設定される 場合に、割り込み信号を出力するステップと:前記割り 込み信号が出力されると、中央処理装置がセットアップ フラグをチェックして、システムの電源供給を遮断させ るためのフラグが設定されているかを判断するステップ と:前記システムの電源供給を遮断させるためのモード が設定された場合に、現在のコンピュータのハードウェ ア状態をメモリに格納して、全てのメモリの内容を補助 記憶装置に格納するステップと: 前記現在の状態が停電 状態であるかどうかを判断して、停電発生による電源供 給の遮断状態である場合には、データバックアップ用の 電源部にバッテリ連斯信号を出力!. バッテリ供給を進 断して電源オフ状態にするステップと:前記停電発生に よる電源供給遮断状態でない場合には、電源供給部に主 電源遮断信号を出力して、印加される常用電源を遮断し て、バッテリ電源を供給し、システムへの電源供給が適 断される状態にするステップと:からなることを特徴と

する、コンピュータシステムのサスペンド方法。

【請求項14】 使用者が、都合により任意の時間に、 システムの電源供給を逮断して現在作業中のデータをバ システムできせるために別域に装着されたスイッチが作 動されると、割り込み信号を出力するステップをさらに 合むことを特徴とする、前求項13に記載のコンピュー タシステムのアメベンド方法。

【請求項15】 停電発生によってシステムへの電源供 給が適断され、作業中のデータがバックアップされた状 態で停電が解除されると、システムへの電源供給が再開 されるステップと:システムへの電源供給が遮断され、 作業中のデータがバックアップされた状態で、ウェーク アップ濃からウェークアップ信号が出力されるか、所定 時間にわたりウェークアップ信号が発生せず自動的にウ ェークアップされるように設定された所定時間が経過し た場合に、システムへの電源供給が再開されるステップ と:システムへの電源供給が遮断され、作業中のデータ がバックアップされた状態で、電源供給が再開される と、システムの初期化および自己診断を行うステップ と;電源供給運断状態のフラグをチェックして、現在の 状態がシステムの電源供給を遮断し、作業中のデータを バックアップした状態でない場合には、通常のブート処 理を行うステップと;前記システムの電源供給を遮断し て作業中のデータをパックアップさせたモードが設定さ れた場合に、補助記憶装置から全てのメモリの内容を復 旧させて、システムの電源供給が遮断されてデータがバ ックアップされる以前の状態に作業環境を復旧するステ ップと;ウェークアップ信号を出力したウェークアップ 源を判別して、ウェークアップ源に応じて所定の動作を 行うステップと;からなることを特徴とする、コンピュ ータシステムのレジューム方法

【請求項16】 前記ウェークアップ源に応じて所定の 動作を行うステップにおいて、

システムの電源供給が運動されて作業中のデータがバックアップされた状態でウェークアップを要求したウェークアップを表現したりました。
アカステムの電源供給が運動されて作業中のデータをパックアップさせる前に行れた作業を再開するステップとサウェークアップ連がファックスまたはモデムのリング信号伝送に従う経過する動作を行った後、再度システムの電源供給できる。
である「カース・ファップを表している。
である「カース・ファップを表している。
である「カース・ファップを表している。
では、アウェークアップを表している。
では、アウェークアップを表している。
では、アウェークアップを表示したが、一般に続くよるものである場合には、設定されたプログラムをデュールを行うステップと、からなることを特徴とする。
潜球項15記載のコンピュータシステムのレジュームが治、

【発明の詳細な説明】

【発明の属すも技術分野 1 条例則は、コンピュータシス テムおよびその制御方法に関し、さらに詳細には、コン ピュータシステムのホストとのインタフェースコントロー ラとの間のデータおよび命令部の電池を可能にすること によって、ハイパネーションが観でウェークアップを 東京もソース (ウェークアップ源) の選択的なマスキン グ、あらいはハイパネーションの状態で様々な動作制師 が可能であり、さらにPC (パーソナルコンピュータ) 以外のシステムに対しても応用が可能なコンピュータシ ステムおよびその制御方法 (サスペンド方法およびレジ ューム方法) に関するものである。

[0002]

【従来の技術】コンピュータの技術発展に従って、単に その機能面での発展だけでなく、エネルギーの節約の側 面が考慮されるようになり、それに従うコンピュータの 節電機能が開発されている。

[0003] 現在までの電瀬路的 (パワーセービング) 機能を支援するPCは、新電素子の使用と共に、これを 支援するためPMS (Power Management System) 前間 ジックの追加等を達してサスペンドモードを支援しており、さらに一歩起へて、一歩時間を経過した機と、大阪 (1/0大畑)を旧の(ハードディスクドライバ)の一定開端に格情して電源そのものを依着しない、いかゆるハイパネーションモードまで支援するよう設計されている。

【0004】上記のような従来のコンピュータシステム は、一般的には、以下に述べる二つの機能を備えてい る。

[0005]第一に、コンピュータの使用中に生じる突然の停電、あるいは影動件によって電源が運動された場合に、現在のコンピュータでの作業状況をハードナイクのような補助記憶装置に格飾された内容に応じて作業状態を電流運動の前の状態に復帰する非常時の自動復旧機能を備えている。

[0006] 第二に、使用者がコンピュータを稼動させている状態で、一定時間にたたりコンピュータを使用さい場合には、現在のコンピュータでの作業状況をレードディスクのような補助記憶装置に格納し、自動的に電源を譲ぎした後、使用者が呼び電源を挟むると補助記憶装置に格納された内容を電源運販の前の状態に使旧するように構成された防電機能を備えている。

【0007】最近のパーソナルコンピュータ (PC) に おいても、非常時の自動復旧機能、あるいは節電機能が 指載されたコンピュータシステムが好評を博しており、 その需要市場が拡大しつつある。

【0008】上記のような非常時の自動復旧機能または 電機能に関する、本発明に関連する従来技術としては、 大類匹配幹計出版の出版等号第03-31255年(出版日1993年12月30日)の「非常時の作業階域パックファブ用の機の電源域流」、同国特許出版の出版等 号第94-13919号(出版日:1994年6月20日)の「ストップラック解析機能とその方法」の開始計画版の出版等号第93-3116号(出版日:1993年3月4日)の「コンピェータ形成機能の電源域所と観の出版等号第92-14590号(出版日:1992年4月3日)の「コンピュータ 周辺機能の電源域所信号発生即路」、同国特計出版の出版号等第94-27299号(出版日:1994年10月25日)の「ネットワークハイパネーション」などが乗げられる。

[0009]しかし、上記のような健康のコンピュータ システムでは、一定期間にかたり使用者による信号入力 のない場合には、自動的にシステムへの電源供給が虚断 されるので、使用者が再び電源を供給して以前の水階に 作業を復旧させるためには、すなわちシステムをウェー クアップさせるためには、電源スイッチを作動させなけ ればかなかり、

【0010】前記電源スイッチの作動による不便さを解 決するために、電源スイッチによらずにシステムをウェ ークアップさせることができる機能が追加された製品が 1995年初頭に出荷されている。

【0011】上記1995年の初期に出荷された製品の場合には、電源スイッチ以外に、キャボードスプや、ファックスまたはギエスのリンダーのサークアップが成されるように構成されている。から機能に関する技術として、大乗回駆時計画的である。 第番号第94-35953号(出版日:1995年12月22日)の「ネー信号人力による作業側目が可能ないイパネーションがあり、そこには、ハイパネーションがあり、そこには、ハイパネーションが発生すると、全ての装置の電源を遮断するととに、マイコンとキーボードだけには別の非常電源であるとない、サイコンとキーボードだけに対し、対の非常であると、表が電源を使給して以前の状態に作業を使旧する技術が配置されている。

[0012]

【発明が解決しようとする課題】しかし、上記使来のコンピュータシステムにおいては、ウェークアップ選、すなわちウェークアップ選等を出力する相助装置をどを確認したり、あるいは各ウェークアップ選に応じたウェークアップ要求をマスキングするには、一定必属界があるという問題点を有していた。また、従来のコンピュータシステムでは使用者の都合により任意の時間にハイバネーションモードに入ることができないという問題点を有していた。

【0013】本発明は上記のような従来の問題点に鑑み てなされたものであり、その目的は、システムのホスト とのインタフェースロジックを別途に追加して、ホスト とインタフェースコントローラとの間のデータおよび命令幅の入出力を可能にすることによって、ハハバルション状態でウェークアップを要求するソース(ウェークアップ語)の選択的マスキング、あるいはウェークアップ信号を出力する場別を設定した「任意の時間にハイバネーションモードに入ることが可能な、新規かつ改良されたコンピュータシステムおよびその傾向方法(サスペンド方法およびレジューム方法)を提供することにある。

[0014]

【課題を解決するための手段】上記課題を解決するため に、本発明の第1の観点によれば、ホスト部と、電源管 理部と、データバックアップ用電源部と、電源供給部 と、補助記憶装置と、メモリとを備えたコンピュータシ ステムは、請求項1に記載のように、前記電源管理部 は、一定時間にわたり周辺装置において事象が発生しな い場合や、停電によって前記データバックアップ用電源 超からバッテリ駆動信号が出力される場合や、スケジュ ーリングによって設定された特定プログラムの実行に応 じた命令語が入力される場合に、割り込み信号を出力 し:前記ホスト部は、前記割り込み信号に従って現在の 作業環境及びデータを前記補助記憶装置にバックアップ した後、電源遮断命令語を出力し; 前記電源管理部は、 前記電源道斯命令語に従って、主電源道斯信号を出力し てシステムの電源供給を遮断させるか、バッテリ電源道 断信号を出力してバッテリ電源供給を遮断させて、シス テムからの電源供給を中断し;前記電源供給遮断状態で ウェークアップ信号が入力されると、前記電源管理部が 電源供給信号を出力して電源供給を再開させるか、停電 状態が解除されて電源供給が再開されると、前記ホスト 部がバックアップされたデータ及び作業環境を復旧させ た後、前記ウェークアップ信号を出力したウェークアッ プ源を判別し、ウェークアップ源に応じた動作を行うこ とを特徴としている。

【0015】さらに、請求項2に配動のように、上配コンピュータシステムに、使用者が、都ちにより任悪の時間に、システムの電源供給を運動して現在作業中のデータをバックアップさせることが可能と機能を選択するスペッを設け、そのスイッサが作動されると、前に電源管理が対り込み信号を出力してシステムへ電源供給が運動されるように構成してもよい。

[0016]また、上記コンピュータシステムの電源等 部項制、請求項3に記載のように、システムの電源保輸 が運動されて、現在作業中のデークがいっクアップされ た状態で、ウェークアップ部から信号入力および所定動 作の実行に対応する信号が出力もあと、システムウ ェークアップさせるウェークアップ信号を出力するウェ ーグアップ海インタフェース部と: 一定時間にかたりに 加速量において事業が発生しない場合や、停電車が得たしない場合。

【0017】また上記コンピュータシステムのインタフェース都は、請求項4に記載のように、前記ホスト部から出力されるアドレスを解除して、該当する出力許可信号はよびラッチ許可信号を出力するアドレスデコーダーと・前記でルスデコーダーと・前記でルスデコーダーと・前記でルスデコーダーと・前記でルステータを出力するな日本のでは、アータンの間のデータ入出力を削削するために該当信号を出力するホストインタースース制御をといっていません。アータンの出力されるデータをラッチする入力ボートと・出力許可信号に応じて駆動され、前記ホスト部から出力されるデータをラッチする入力ボートと・出力計可信号に応じて駆動され、前記コントローラから出力されるデータとは「知識体育をシステムバス上に出力する出力ボートとから構成することができ

【0018】また上記コンピュータシステムのコントロ ーラは、前求項に記載のように、前定ウェークアップ ポインタフェース新からウェークアップ あた。内部レジスタに設定されたマスキングビットと比 教学部して、ウェークアップ信号が許可(イネーブル) の場合に電源取動信号が出力信号を出力して、東止(ディスエーブル)の場合にウェークアップ信号を無視する ように構成することができる。

【0019】また上記コンピュータシステムのホスト都は、 数非項名に記載からに、前記電楽管理部から割り 汲み傷等が出力ともと、前記よりに核的されると 構造とり、情報されると、前記よりに核的される 連新モードが設定された場合にはデータおよび作業報告 をパックアップして、電源技術事モードが設定され ないクアップして、電源技術事モードが設定され は適合にはデータバックアップ用電源部にパッテリ電源 連節返開信号を出力して電源オフ状態になるように構成 することができる

[0020]あるいは上記コンピューラシステムのホスト部は、前東項アに配載のように、システム電源供給電所状況で再び電源供給されると、前記メモリに結結された電源供給運断セットアップラグをチェックして、システム電源供給運断モードが設定されていない場合には適番のプート処理を行い、システム電源供給運断モードが設定されて、場合にはデータおよび作業環境を個目で

るように構成することができる。

[0021]あらいは上胚コンピューテシステムのホスト係は、請求項8に配戴のように、システムへの電源供給が監断されて現在作業中のデータがバックアップされた状態で再び電源が供給され作業用操身と比がデータを復旧させた後、ウェークアップ信号を出力したウェークアップ温が前記スイッチの場合にはシステムの電源供給が温断されて作業中のデータガバックアップされた状態以前に実行された動作を再開するように構成することができる。

[0022]あらいは上記つンピューテシステムのホスト網は、請求項8に記載のように、システムへの電源供給が監断されて現在作業中のデータがバックアップされた状態で再び電流が供給され作業環境およびデータを復旧させた後、ウェークアップ信号を出力したウェークアップ派がファックスまなにモデスのリング信号伝送に対応する動作を行った後、再びシステムの電源供給を運動して作業中のデータを格納するように構成することができる。

[0023]あらいは上記コンピューラシステムのホスト解え、請求項9に記載のように、システムへの電源供給が監断されて現在作業中のデータがバックアップされた状態で再び電源が供給され作業環境およびデータを復旧させた後、ウェークアップ信号を出力したコークアップ部パスシジューリングされたプログラムを行うために設定された時間経過によるものである場合には、予約されたプログラムを実行するように構成することができる。

【0024】なお上記コンピュータシステムの電源管理 部は、請求項11に記載のように、一つの集積回路から 構成することが好ましい。

【0025】上記課題を解決するために、本発明の第2 の観点に基づいて構成された、ホスト部と、電源管理部 と、揮発性メモリを備えたコンピュータシステムは、請 求項12に記載のように、使用者が予設定された時間に 予約されたプログラムを実行するにあたり: 前記ホスト 部は、前記電源管理部のタイマに予約された時間を記録 して、実行されるプログラムのフラグを前記不揮発性メ モリに格納するとともに、前記電源管理部に電源供給命 令語を出力し;前記電源管理部は、電源供給遮斯信号を 出力してコンピュータシステムの電源供給を遮断すると ともに、それ以後に電源供給が再開される際に、前記タ イマに予約された時間に電源供給信号を発生し;電源供 給が再開されると、前記ホスト部は、前記揮発性メモリ に貯蔵されたフラグをチェックして前紀フラグに設定さ れた予約プログラムを実行するように構成されているこ とを特徴としている。

【0026】さらに上記課題を解決するために、本発明 の第3の觀点によれば、コンピュータシステムのサスペ ンド方法が提供される。このサスペンド方法は、請求項 13に記載のように、システムの動作中に突然の停電や 使用者の誤りによって電源供給の遮断が生じた場合や、

一定時間にわたり周辺装置から事象が発生しない場合 や、スケジューリングによって設定された命令語が設定 される場合に、割り込み信号を出力するステップと:前 記削り込み信号が出力されると、中央処理装置がセット アップフラグをチェックして、システムの電源供給を進 断させるためのフラグが設定されているかを判断するス テップと: 前記システムの電源供給を遮断させるための モードが設定された場合に、現在のコンピュータのハー ドウェア状態をメモリに格納して、全てのメモリの内容 を補助記憶装置に格納するステップと: 前記現在の状態 が停電状態であるかどうかを判断して、停電発生による 電源供給の遮断状態である場合には、データバックアッ プ用の電源部にバッテリ連斯信号を出力し、バッテリ供 給を遮断して電源オフ状態にするステップと:前配停電 発生による電源供給遮断状態でない場合には、電源供給 部に主電源遮断信号を出力して、印加される常用電源を 連断して、バッテリ電源を供給し、システムへの電源供 絵が遮断される状態にするステップとからなることを特 徴としている。

【0027】 上記コンピュータシステムのサスペンド方

法において、請求項14に記載のように、使用者が、都 合により任意の時間に、システムの電源供給を遮断して 現在作業中のデータをバックアップさせるために馴染に 装着されたスイッチが作動されると、割り込み信号を出 力するステップをさらに含めることも可能である。 【0028】上記課題を解決するために、本発明の第4 の観点によれば、コンピュータシステムのレジューム方 法が提供される。このレジューム方法は、請求項15に 記載のように、停電発生によってシステムへの電源供給 が遮断され、作業中のデータがバックアップされた状態 で停電が解除されると、システムへの電源供給が再開さ れるステップと;システムへの電源供給が遮断され、作 業中のデータがバックアップされた状態で、ウェークア ップ源からウェークアップ信号が出力されるか、所定時 間にわたりウェークアップ信号が発生せず自動的にウェ ークアップされるように設定された所定時間が経過した 場合に、システムへの電源供給が再開されるステップ と:システムへの電源供給が遮断され、作業中のデータ がバックアップされた状態で、電源供給が再開される と、システムの初期化および自己診断を行うステップ と:電源供給遮断状態のフラグをチェックして、現在の 状態がシステムの電源供給を遮断し、作業中のデータを バックアップした状態でない場合には、 選案のブート机 理を行うステップと:前記システムの電源供給を遮断し て作業中のデータをバックアップさせたモードが設定さ れた場合に、補助記憶装置から全てのメモリの内容を復

旧させて、システムの電源供給が遮断されてデータがバ

ックアップされる以前の状態に作業環境を復旧するステ

ップと;ウェークアップ信号を出力したウェークアップ 源を判別して、ウェークアップ源に応じて所定の動作を 行うステップとからなることを特徴としている。

【0029】また、上記レジューム方法のウェークアッ ア源に応じて所定の動作を行うステップにおいて、請求 項16に記載のように、システムの電源供給が遮断され て作業中のデータがバックアップされた状態でウェーク アップを要求したウェークアップ派が別途に装着された スイッチ作動によるものである場合には、システムの電 源供給が遮断されて作業中のデータをバックアップさせ る前に行われた作業を再開するステップと:ウェークア ップを要求したウェークアップ源がファックスまたはモ デムのリング信号伝送に従う該当する動作を行った後、 再度システムの電源供給を遮断して作業中のデータをバ ックアップするステップと:ウェークアップを要求した ウェークアップ源がスケジュリングされたプログラムを 行うために予約された時間経過によるものである場合に は、設定されたプログラムモデュールを行うステップと を行うように構成することもできる。

100301

【発明の実施の形態】以下に添付図面を参照しながら、 本発明に基づいて構成されたコンピュータシステムおよ びその制御方法(サスペンド方法およびレジューム方 法)の好道な実施の形態について詳細に説明する。

【0031】図1に示されるように、本発明の実績の一形態にかかるコンピュータンステムの構成は、ホスト部と、バスに連結されている電子電子側が「MS)2と、バスに連結されているデータバックアップ用の電源部(DBPS)3と、電源転給部(SMPS)4と、補助配価機能等と、不確発性と生りとから成る。

【0032】前記市スト部14法、本規明が適用されるシステムの主処理ニーットを表わしている。そして、前記 水入・新14は、中央処理練置11と、システムコントローラ12と、RAM13と、ROM14と、入出力部15とからなり、前記システムコントローラ12は、バスコントローラ、DMコントローラ、別り込みコントローラをとを備えている。

【0033】図2に示すように、本発明の実施の一形態にかかるコンピュータシステムの電源管理第2の構成は、バスに連結されている入力ボート21と、出力ボート22と、内部データバスに連結されているコントローラ23と、前記コントローラ23と、前記コントローラ23に連結されているサース都25と、バスに連結されているアドレスデコーグ27と、前記コントローラ23に連結されているサースアンマスを25と、バスに連結されているアドレスデコーグ27と、前

【0034】前記コントローラ23にはタイマが内蔵されており、ハイバネーション動作の開始と同時に作動して、設定された時間をカウントした後、設定された時間

が経過すると、システムがウェークアップされるよう に、対応する信号をコントローラ23から出力する。ま た前記タイマはスケジューリングに従うプログラムを行 うために設定された時間もカウントする。

【0035】前記ウェークアップ源インタフェース都2 5は、ハイバネーション状態からウェークアップ信号を 出力するキーボード、またはファックスやモデムなどの 多数のウェークアップ源26と連絡されている。

【0036】前記SMPSインタフェース都24は、コ ントローラ23と電源供給都4とデータバックアップ用 の電源都3との間の信号伝送を行ない、ノイズまはけ ータの傾りによる観動作を防いている。また電源供給都 4を内蔵するように構成することも可能である。

[0037]本発明の実施の一形履では、別途のデータ 入力ボート21と、出力ボート22を用いてホスト部1 と電波管理部2のコントローラ23とのデータ入出力が 可能になるよう構成されている。データを入出力する命 合服とプロトコルは別途に実義してコントローラ23で これを行うよう構成される。

[0038] またホスト部 1 からの入出力を制御するか めにホストインタフェース部28とアドレスデコーダ2 7が別途に装着されるでいる。また、別途のハイバネー ションスイッチS1を装着して、状況によって使用者が 任意にハイバネーションを選択して行えるよう構成され ている。

【0039】なお本発明の実施の一形態において使用されるコンピュータはフォンノイマン方式のコンピュータ 構造を有する一般コンピュータであるが、この実施例は、パーソナルコンピュータなどのコンピュータに対しても適用できる。

【0040】次に上記のように構成されたコンピュータ システムの動作について説明する。

【0041】電源が印加されてコンピュータが作動している長中に、設定されたハイパネーション割り込みの発生条件が成立すると、図3および図4に示されるハイパネーションモジュールのサスペンドモードが実行される。

【0042】使用非が作業の途中で、他の仕事をした り、席を外す場合に、任意にハイバネーションを行うた めに、ハイバネーションスイッチSIを作動させると、 ハイバネーションスイッチSIの作動に従う信号が、電 源管理部2のコントローラ23に入力される(SII の)。

【0043】また一定時間にわたり、コンピュータのキーボード、マウス、ハードディスクドライブなどが作動しない場合、すなわち事象(イベント)が発生しない場合に、ホスト部1は時間超過信号(TIME-OUT)を出力する(S120)。

【0044】また、予めスケジューリングされたソフト ウェアによってハイバネーションモジュールが起動され る場合もある(S130).

[0045] さらに、突然の停電などによって外部から の電源供給が断絶されると、データバックアップ用電源 部(DBPS) 3が外部AC電源をバッテツ電源に切り 摘えた後、バッテリ駆動信号(UPSオン)を出力し て、出力されたバッテリ駆動信号(UPSオン)がコン トローラ23に入力される(S140)。

【0046】上記の通り、使用者によってハイバネーションスイッチがされる場合や、一定時間にかたり事象が 発生せずに時間超過信号(TIME-OUT)が入力されるか、伴電によってバッテリ駆動信号(UPSオン) が入力されるか、スケジューリングによるハイバネーシ

ョンモデュール実行に応じた命令語が入力されると、前 記電源管理部2のコントローラ23は、ハイバネート割 り込み信号(HIBERNATE)を出力する(S15 C)

[0047] 前記市スト部1の中央処理装置11は、ハイパネーション前り込み信号(HIBERATE)が 入力されると、ハイパネーションサービスルーチンを呼 び出した後、不博発性メモリ6に格納されているハイパ ネーションセットアップフラグをチェックして、現在ハ イパネーション支援モードが設定されているかどうかを 判断する [5160~S170].

【0048】 一般的にハイパネーションサービスルーチンは、PCの場合はROM14に存在するBIOSに含まれており、マルチタスクオペレーティングシステムの場合には150のカーネルに含まれることもある。

【0049】上限ステップにおいて、現在ハイパネーション支援モードが数定されている場合には、中央処理装置11は、現在のコンピュータの状態をハイパネーションサービスルーチン作業空間に格納する。すなわち、コンピュータの中処理経費およびコントローラ、モレス出力装置の現在作業状態をRAM13に格納し、現在のコンピュータ上の全てのメモリのデータを補助記憶装置をFB衛する(S180〜S190)

[0050] 前記ハイパネーションの実行に応じてコン ビュータの動作状態およびデータを格納した後、中央処 理処置11は電源管理部2に対して電源運断命令器を出 力する。

[0051] 前記電源管理様とのアドレスデコーグ27 は、前記ホスト係1の電源遮断命令出力に応じて印加さ れるアドレスをプローディングして、該当するラッチ許 可信号を出力して、ホストインタフェース制御部28に 印可さんるラッチ許可信号に従って入力ボート21を使 用可能にしながら、同時にコントローラ23にデータ入 力要求信号を出力する。

【0052】 前記入力ポート21は、ラッチ許可信号に 従ってシステムバス上に出力された電源運断命令語をラ ッチして、前記コントローラ23はホストインタフェー ス制御銘28で出力されるデータ入力要求に従って、入 カポート21にラッチされた電源遮断命令語を読み出す。

[0053] 前記コントローラ23は北スト部1から電 減速断命令額が出力されると、現在の状態が停電状態に よるバイパネーション実行状態であるかを判断して、そ れに従って該当する電源運断動作を行うことによって、 バイパネーション状態に入るようにする(S200~S 220)。

【0054】 神電果生によって電源供給格4の駆動が停止されると、SMPSインタフェース都24は、コントローラ23に神電信号を出力する。使って、コントローラ23は、SMPSインタフェース都24から神電にが助出力されると、現在の状態が停電によるハイパステリョン連行状態であるものと判断して、データバックアップ用電源部3にバッテリ波節信号(パッテリオフ)を出力する(8230)。

【0055】 前記データバックアップ用電源3は、バッテリ連断信号によって、図示じなかったバッテリの電源 保給を中断して、これに従ってSMPS4はシステムの バッテリの電源供給を運断する(S240)。

[0056] 前記停電によるハイパネーション実行状態 でない場合には、コントローラ23は、データパックア ップ用電源都3に主電源遮断信号(ACオフ)を出力す る(S250)。

【0057】前記5MPS4は、主電源運動信号(AC オフ)の入力によって、AC主電源域外を中断され データバックアップ用電源部3から供給されるバッテリ 電源をシステムに供給さる、使って、前記5MPS4 は、システムへの土電源供給ご表面形して、データバック アップ用電源部3から供給されるバッテリ電源をシステ ムに粉体さる(8250)

【0058】このようにして、コンピュータの電源供給 が中断されて、ハイバネーション状態になる。

[0059] 前記・イバネーション支援モードの数定可 6を判断するステップ(S170)において、ハイバネ ーション支援モードが設定されていないと判断された場合 合に、中央処理設置11は、データバックアップ用電源 都3にバッテリ波断信号(バッテリオフ)を出力する (S210)。

【0060】データバックアップ用電源部3は、バッテ リ連断信号 (バッテリオフ) に従って、バッテリから供 給される電源を連断させて電源オフ状態に入る。 【0061】一方、コンピュータの電源がオフ状態のハ

イパネーション状態で、使用者が再び電波スイッチを作 動きせて電波を除めさせるか、停電状態が解除される か、キーボードを作動させてデータを入力させるか、フ ァックスやモデムなどのリング信号が入力されるか、別 途のパイパネーションスイッチが作動されるか、あるい は設定された時間の経過可否によって、図5およい図ら に示されるようなハイパネーションモジュールレジュー

ム過程が実行される。

【0062】すなわち、図5および図6に示されているように、現在のハイバネーション状態が停電発生によるものである場合には、停電が解除されるとSMPS4は、印加される常用電源をシステムに供給する(S32

【0063】また現在のハイバネーション状態が停電発生によるものでない場合には、ウェークアップ減26の 駆動に従って出力されたウェークアップ信号がウェーク アップ減インタフェース都25を通じてコントローラ2 3に入力される。

【0064】前配コントローラ23は、ウェークアップ 瀬インタフェース25からウェークアップ信号が出力さ れると、不配示の内部レジンタに設定されたマスクビットと比較して、入力されるウェークアップ信号が可能で ある場合には、SMPSインタフェース部24に電源供 粉信号(電源オン)を出力する(S330)。

【0065】検索すると、キーボードからの入力が発生し、不限示のキーボードコントローラーから該当するキー信号が出力されると、ウェークアップ減インタフェース部25は、未生信号入力に応じたウェークアップ信号を出力して、これに使ってコントローラ23は、設定されたマスクピットと比較して、それが軒可の場合には、電源供給信号(電源オン)を出力して、入力される信号が禁止の場合にはウェークアップ要求を無視するとマスク・ビットは、ハイパネーション状態でシステムをウェークアップさせるために設定された信号に関する情報でもよ

[0066] モデムやファックスのリング信号が伝送される場合には、ウェークアップ調インタフェース部の25 は該当するウェークアップ調インタフェース部の25 てコントローラ23は設定されたマスクビットと比較して、それが許可の場合には電源供給信号(電源オン)を 出力する。

【006名】前記ウェークアップによる電源供給研測と 異なり、コントローラ23の内部に装着されたタイマが ハイパネーション状態で優定をれた時間をカウントした 結果、設定された時間が経過して、ウェークアップが発 生しない場合には、予めスケジューリングされたプログ 力Aを実行するために、対応する信号を出力して、これ に従ってコントローラ23は、SMPSインタフェース 都25に電源供給信号(電源オン)を出力する(S34 の)。

【0069】上述の通り、ハイバネーション状態でウェーク・アップ信号を出力したウェークアップ源を判別して、ウェークアップ源に応じて、選択的に許可又は禁止

の信号を発生するように構成することもできる。 【0070】 朝記電源供給部4は、SMPSインタフェ 一ス部24を選じて電源供給信号(電源オン)が入力さ れると、システムの電源供給動作を再開する。

[0071] 前記システムから電源が再び供給される と、ホスト都1の中央処理接置 11はシステムの物所 および自己齢者を予った後(S350)、不揮発性メモ り6に格納されたハイパネーション状態であるかを判断し、 それに従って以前の状態への復旧作業を行う(S36 の)。

【0072】前記中央処理装置11は、ハイバネーション状態フラグが通常モードで設定された場合は、電源供給に従う通常のブート処理を行う(S370)。

(0073) 新記中央処理接着 11は、ハイバネーションフラグがハイバネーションフラグがハイバネーションモードで設定された場合は、補助記憶装置5から全てのメモリ内容をRAM13 (任約日とデータを復旧し、コンピュータの作業環境を以前の状態に復旧する(5380~5390)。

【0074】前配通り、コンピュータの作業環境を以前の状態に使用させた後、中央処理装置11は、ウェークアップ要求したソース(ウェークアップ源)を判別して、判別されたウェークアップ源に該当する作業を実行する(S400~S470)。

【0075】すなわち、中央処理装置11は、電波管理 都2にウェークアップを要求したウェークアップ調を確 該するための命をと該当アドレスを出力すると、ホスト インタフェース時間都28が印加されるアドレスに従っ てコントローラ23にデータ人力要求信号を出力して、 コントローラ23は入力ボート21を選じて入力される ウェークアップ演演技会令部を誇み出す。

【0076】前記コントローラ23は、中央処理装置1 1から出力されたウェークアップ減確認命令額に従っ て、ハイバネーション状態でウェークアップを要求した ウェークアップ源に対するデータを出力ポート22を通 ドでシステムバストに出力する。

[0077] 前記中央処理装置11は、電源管理部2か ら出力されるウェークアップ源データに従って、ハイバ ネーション状態でウェークアップを要求したウェークア ップ源を確認する。

【0078】前配中央処理装置11は、ウェークアップ を要求したウェークアップ裏が別念に装着されたハイバ ネーションスイッチ作動による場合には、電源供給が進 断される以前に行われた動作を再開する(S410~S 420).

【0079】また、中央処理装置11は、前記ウェーク アップを要求したウェークアップ運がファックスまたは モデムのリング信号伝送に従うものである場合に、リン グ信号仮信に従う動作、すなわちデータ受信に従う動作 を行った後、再びハイパネーション状態に復旧する。 【0080】すなわち、ハイバネーション状態でファッ クスまたはモデムのリング信号が伝送される場合には、 システムをレジュームさせてリング信号伝送に使う動作 を行った後、再びハイパネーションサスペンド動作を行って、必要でない電力消耗を防ぐことができる(S43 0~S450)

[0081]また中央処理装置11は、ウェークアップ を要求したウェークアップ調がスケジューリングされた プログラムを実行するために、タイマの設定時間経過に よるものである場合には、スケジューリングされたプロ グラムを実行する。

【0082】上配実施の形態では、コンピュータにおけるハイパネーション機能を行う過程に関して記載したが、本売明よ必ずしもかかる例に限定されず、デジタル信号によって作動する全てのデジタルシステムに適用できる。

【0083】また、前記ハイバネーション機能を行うための各構成要素をIC化して、使用することも可能である。

[0084]

【発明の効果】以上のように、本発明によれば、システムのホストとのインタフェースロジックを別途に違加して、ホストとインタフェースロジックを別途に違加して、ホストとインタフェースコントローラの間のデータ および命信節の入出力が可能になるようにすることによって、ハイバネーションを即立するウェークアップ派にたいた現状的マスキング動作を行うことができる。また、ハイバネーション状態で優々な動作制解が可能で、PC以外のデジタルシステムに対しても適用が可能なコンピュータシステムおよびその制御方法(サスペンド方法およびレジェーカ方法)が提供される。

【図面の簡単な説明】

【図1】本発明の実施の一形態かかるコンピュータシス テム構成を概略的に示すブロック図である。

【図2】本発明の実施の一形態にかかるコンピュータシ

ステムの電源管理部の構成を概略的に示すブロック図で ある.

【図3】本発明の実施の一形態にかかるコンピュータシステムのサスペンドプロセスを示すフローチャートである。

【図4】本発明の実施の一形態にかかるコンピュータシ ステムのサスペンドプロセスを示すフローチャートであ

【図5】本発明の実施の一形態にかかるコンピュータシ ステムのレジュームプロセスを示すフローチャートであ

【図6】本発明の実施の一形態にかかるコンピュータシステムのレジュームプロセスを示すフローチャートである。

【符号の説明】

1:ホスト部

2:電源管理部
 3:データバックアップ用電源部

4:電源供給部

5:補助記憶装置

6:不揮発性メモリ 11:中央処理装置

12:システムコントローラ

13: RAM

14:ROM

15:入出力部

21:入力ポート

22:出力ポート 23:コントローラ

24:SMPSインタフェース部

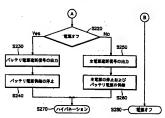
25:ウェークアップ海インタフェース

26:ウェークアップ源

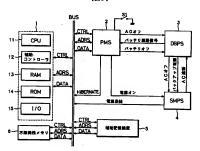
27:アドレスデコーダ

28:ホストインタフェース制御部

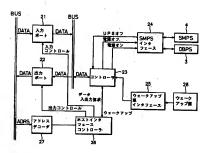
【図4】



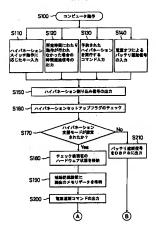




【図2】



【図3】



【図5】

